

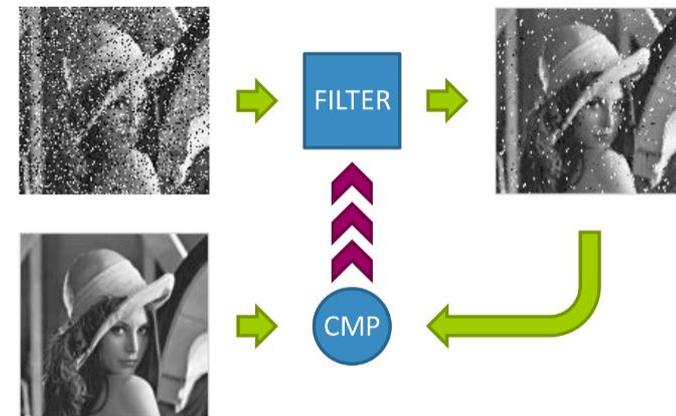
## Ajuste de algoritmos evolutivos para hardware evolutivo

### Descripción

El hardware evolutivo permite el diseño de circuitos sin necesidad de conocer detalles del problema que deben resolver; sólo la solución que se quiere obtener. Dicho hardware se basa en el empleo de un algoritmo evolutivo que, mediante prueba y error, obtiene los parámetros idóneos para un problema concreto, en lugar de necesitar que alguien calcule manualmente dichos parámetros.

Se ha implementado un sistema de filtrado digital de imágenes con ruido basado en hardware evolutivo con bastante buen resultado. Sin embargo se ha observado que al hacer el sistema de filtrado más grande se obtienen resultados similares o incluso peores, a pesar de tener mayor capacidad de procesamiento.

El objetivo de este TFG es ajustar o rediseñar el algoritmo evolutivo empleado para adaptarse a sistemas de gran tamaño, consiguiendo que la escalabilidad del sistema no se vea limitada por dicho algoritmo.



---

Coordinador(es): Eduardo de la Torre / Javier Mora

e-mail de contacto: {[eduardo.delatorre](mailto:eduardo.delatorre@upm.es),[Javier.morad](mailto:Javier.morad@upm.es)}@upm.es

---

Oferta para: GITI